



9

Presentación del Informe del Diplomado de Diseño de Circuitos Integrados de aplicación específica ASICs.

Quién se formó en el Diplomado

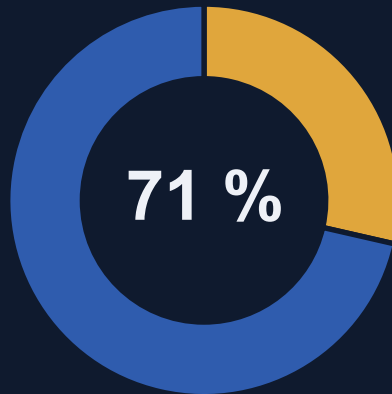
25

Instituciones participantes

12

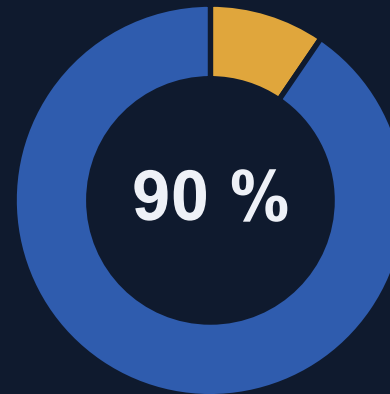
Estados identificados

Distribución por género



● Femenino 12 participantes 29 %
● Masculino 30 participantes 71 %

Distribución por sector



● Sector privado 4 participantes 10 %
● Sector público 38 participantes 90 %

Instituciones con más participantes

- 1 Instituto Tecnológico de Aguascalientes – 12 participantes
- 2 Instituto Tecnológico de Veracruz – 6 participantes
- 3 Instituto Tecnológico de Puebla – 5 participantes



Nueve de cada diez participantes provienen del sector público: institutos tecnológicos, bachilleratos técnicos y universidades.

Los cuatro restantes llegaron desde la industria, entre ellas Qualcomm y Sensata Technologies.

Siliccluster V3, la corrida de fabricación

Doce diseños esperan llegar al silicio

Propuestas recibidas de los participantes del Diplomado para fabricarse en el chip multiproyecto.

01 **Control discreto por reubicación de polos**
Control digital

02 **Análisis ergonómico ART Tool**
Salud ocupacional

03 **Eficiencia por teoría de filas**
Investigación de operaciones

04 **Descarga de circuito RC por método de Euler**
Cómputo numérico

05 **Controlador de matriz de LEDs 8 por 8**
Sistemas digitales

06 **Generador de sistemas caóticos**
Comunicaciones seguras

07 **Chip especializado para CanSat**
Aeroespacial

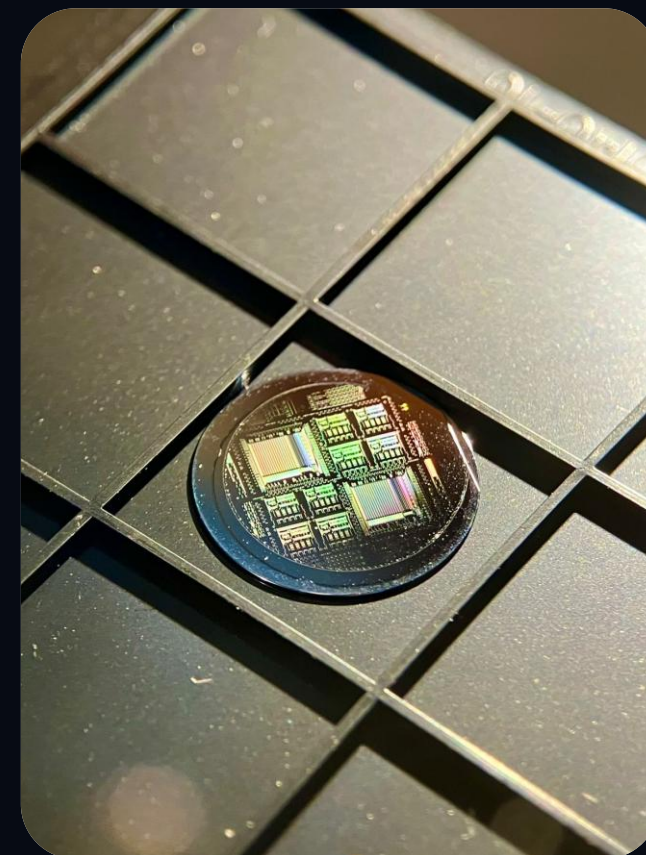
08 **Modulador Sigma Delta de primer orden**
Señal mixta

09 **ALU didáctica y operativa**
Arquitectura de computadoras

10 **ASIC para detección de actividad EMG**
Biomédica

11 **Acelerador de red neuronal RHONN**
Inteligencia artificial

12 **Decimador reconfigurable para ADC**
Procesamiento digital



31 de octubre de 2026

Cierre de recepción de propuestas



Diciembre de 2026

Inicio previsto del proceso de fabricación

130 nm

Tecnología de la corrida, kit abierto SkyWater